

[홈페이지](#)

[회원등록](#)

[로그인](#)

[회원가입](#)

NI CompactDAQ

간편하고 완벽한
USB 데이터 수집

[반도체 기술](#)

[EDA/IC 설계](#)

[공정/제조](#)

[테스트/패키징](#)

[설계 기술](#)

[센서 기술](#)

[종목, 컨디셔닝 및
변환](#)

[RF/무선](#)

[디지털 신호 처리
제어 설계](#)

[네트워킹 설계](#)

[인터페이스 설계](#)

[버퍼/스토리지](#)

[파워 디자인](#)

[EMI/EMC 설계](#)

[광전자 및 디스플레이](#)

[임베디드 시스템](#)

[프로그래머블 로직](#)

[보안 설계](#)

[설계 테스트](#)

[기사](#)

[신제품 소식](#)

[업계 소식](#)

전자엔지니어가 최신 업계 소식 및 기술 동향을 실시간 제공 및 분석해 드립니다

[반도체 기술](#) | [설계 기술](#) | [전자용어사전](#) | [ee리서치](#) | [이번호 저널](#)

뉴스 및 동향



치솟는 칩 개발비, 짧아진 출시시간, 해답은 FPGA에
게재 : 2006년 06월 05일

[인쇄](#) [동료에게 전자 우편으로](#) [문의 전송](#)
박동욱

지난 2월말 캘리포니아에서 개최된 Globalpress Electronic Summit 2006에서 Altera사는 기업 프리젠테이션을 가졌다. 이어진 인터뷰 자리에서 Altera사의 제품 및 회사 마케팅 부사장인 Danny Biran 씨는 칩 개발비가 치솟고 타임투마켓의 중요성이 갈수록 더 커지고 있는 현 추세에 대한 해결책은 Altera가 제공하는 Stratix II 와 Cyclone II, Hardcopy 같은 FPGA 제품들에 있다고 설명했다.


Danny Biran 씨는 이러한 제품들이 여러 가지 이유로 Altera사에게 있어서 매우 중요하다고 말했다. "첫째, 우리가 Hardcopy를 갖고 있다는 사실은 이를 사용하지 않는 고객들에게조차도 우리를 보다 나은 FPGA 벤더로 인식시킬 수 있다. 고밀도의 하이엔드 FPGA를 추구하는 많은 고객들이 Stratix II를 선호하는 이유는 어떤 시점에서 하이 볼륨으로 가야 할 필요가 생길 경우, Hardcopy를 이용해 스트럭처드 ASIC으로 가지 않으면 안 되기 때문이다. 다른 FPGA 벤더들은 이러한 제품을 제공할 수 없다."

칩 개발비가 증가하고 타임투마켓의 중요성이 커짐에 따라 FPGA가 ASIC보다 선호되는 추세이다.

Hardcopy가 Altera사에게 있어서 중요한 또 다른 이유는 프로그래머블 로직을 전혀 고려하지 않을 업체들까지도 Hardcopy 덕분에 고객으로 만들 수 있기 때문이라고 그는 말했다. "Hardcopy는 우리에게 있어서 단순한 FPGA의 대체물이 아니라 그야말로 새로운 기회를 열어주는 제품이다. 우리가 작년에 발표한 Hardcopy

[기술기사 목록](#)
[애플리케이션 노트](#)
[트](#)
[타임즈피플](#)
[ee리서치](#)

□서비스

[RSS서비스](#) 
[전자용어사전](#)
[ee이벤트](#)
[전시회/세미나](#)
[유용한 링크](#)
[마케팅 서비스](#)
[광고주 서비스](#)
[뉴스 제공](#)
[기술기사 제공](#)
[사이트맵](#)
[도움말](#)
[사이트 제안사항](#)

□Global Sources

[Electronic Components](#)
[Computer Products](#)
[Trade Show Center](#)
[China Sourcing Fairs](#)



□CMP

[EE Times Network](#)
[ESM Online](#)

의 디자인 원 가운데 하나는 Texas Instruments사의 경우로서, TI사는 Hardcopy를 이용해 DLP HDTV 칩셋을 선보였다. 이것은 스트럭처드 ASIC 없이는 불가능한 디자인 예 가운데 하나이다. 우리가 작년에 발표했던 또 다른 디자인 원들 가운데는 Infineon사도 있다. 이는 반도체 업체들조차도 보다 나은 제품을 시장에 내놓기 위해 Hardcopy를 이용하고 있음을 보여주는 것이다. Infineon사와 같은 경우, 통신 시장용의 표준 제품을 개발할 수 있지만 그러기 위해서는 수백만 달러가 소요된다. 하지만 Hardcopy를 대신 사용함으로써 타임투마켓과 개발 비용을 크게 줄일 수 있다. 우리가 시스템 업체 뿐만 아니라 반도체 업체들에게도 가치를 제공할 수 있었던 것은 바로 이 때문이다."

반도체 산업에서 개발 비용은 천정부지로 치솟고 있지만, 원하는 만큼 투자 비용을 되돌려 줄 수 있는 시장 부문은 점점 더 적어지고 있다고 그는 말했다. "그러나 이는 Altera사의 입장에서는 긍정적인 수도 있다. 신생 ASIC 설계 업체 수는 점점 더 적어지고 ASSP의 경우도 마찬가지이기 때문이다. 하지만 기업들은 여전히 필요로 하는 기능들을 위해 프로그래머블 로직 코어를 사용하는 경향이 있다."

통신용 IC와 같은 일부 경우에는 표준 제품이 있지만, 이들 업체들은 모든 어플리케이션들에 대해 서로 다른 제품을 필요로 한다. 여기서 이들은 투자수익(RoI) 문제에 직면하게 된다. 칩을 개발하기 위해서는 많은 돈을 투자해야 하지만, 시장 기회가 반드시 그만큼 큰 것은 아니기 때문이다.

하지만 Altera사에는 그 같은 문제가 없다고 Biran 씨는 말했다. "우리는 여러가지 Cyclone 디바이스와 Stratix 디바이스들을 갖고 있고, 이들은 업계 전체에 판매되기 때문이다. 프로그래머블 로직의 커다란 이점은 바로 여기에 있다. 바로 이 때문에 Hardcopy가 현재 반도체 업체들 사이에서 인기를 끌고 있는 것이다. 우리가 Nios와 같은 임베디드 프로세서를 통해 추구하고 있는 것은 수많은 프로그래머블 로직 업체들을 고객으로 끌어들이는 것이다. ARM, MIPS 및 Tensilica사와 같은 업체들이 주로 다루고 있는 ASIC 시장의 고객사 수는 수십에서 수백 개 정도인데 비해, Altera사의 고객 수는 1만 5,000여개에 이른다. 우리는 이들 고객들이 많은 FPGA를 구입하기를 바란다. 그러나 그들 가운데 일부는 많은 돈을 지불할 여유가 없다. 이들에게 프로세서 코어의 높은 비용이 장벽이 되는 일은

없도록 해야 한다. FPGA의 멋진 점 가운데 하나는 개발 툴에 대해 많은 돈을 지불할 필요가 없다는 것이다. 따라서 불필요한 투자 없이 신속하게 제품을 선보일 수 있다. 예컨대 프로세서 코어를 사용하여 시스템을 설계하고자 하는 고객들은 많은 비용을 지불하고 ARM, MIPS나 Tensilica사의 코어를 사용하든가 아니면 우리에게서 그것을 무료로 손에 넣을 수 있다. Altera사에서는 Nios를 무료로 제공하고 있으며, 대부분의 경우 고객들은 그것을 선호한다. 우리의 프로세서 코어는 라이선싱 해야 하지만 비용이 들지 않으며, 한번 라이선싱으로 지속적으로 쓸 수 있다."

[홈페이지](#)



[EE Times - Asia](#) | [EE Times - India](#) |  | 

[RSS서비스](#)  || [회사소개](#) | [문의사항](#) [연락처](#) | [이용](#)

Copyright (c) 2006 eMedia Asia Ltd. 모든 권한은 당사에서 보유하고 있습니다. eMedia Asia사의 명시적인 서면 허가 없이는 어떠한 형식이나 매체로도 전체 혹은 일부를 게재
다.

경고: 본 사이트 상의 이미지들은 디지털 워터마크 기술에 의해 보호되고 있습니다. 본 웹사이트

위해서는 eMedia Asia사의 이용 약관을 따라야 하며, 이에 승인 및 동의해야 합니다