



①上接 65 赛灵思下一代 Virtex 平台将继续基于这一强大基础而构建,为客户提供在 65nm 工艺节点上重复利用现有知识产权和设计知识的自然迁移途径。通过与成百上千的客户紧密合作,赛灵思已将此新系列设计成可以满足高性能系统要求,同时又能实现设计时间及系统成本目标。

“通过利用先进的工艺技术以提高性能和降低成本,以使 FPGA 的应用扩展到新的应用领域,如 DSP、高速串

行通信和嵌入式应用等,”领先的市场调查公司 IBS 公司总裁 Handel Jones 说。“赛灵思一直以来都是率先在市场上采用前沿技术,并将在 65nm 工艺上延续这一传统。这毫无疑问地巩固了其在 PLD 市场的竞争优势和实质性领导地位,并将进一步推动其在价值 220 亿美元的 ASIC/ASSP 市场中的成长。”

据称一些特定的客户和合作伙伴已在今年初收到早期试用软件(early access software),以开始对下一代 Virtex

FPGA 进行评估和设计。Mercury Computer Systems 公司咨询工程师兼技术官 Shep Siegel 介绍说:“Mercury 正通过使用早期试用设计工具,在应用下一代 Virtex FPGA 的多个方面取得进展。即使是在这种早期阶段,工艺的优势、结构的发展和工具的成熟这三者的结合,已产生了令人瞩目的结果。”据称赛灵思已按照其早期试用计划向试用客户提供了软件,并将于 2006 年下半年全面供货。■