

## FPGA エンベデッド開発キット

【FPGA エンベデッド開発キット EDK バージョン 6.2i】は、従来マニュアルで設計していたステップを自動化し、バグの検出と修正をより迅速に行うようにハードウェア/ソフトウェア統合デバッグを実現し、エンベデッドシステムの開発を大幅に高速化した包括的なソリューション。PowerPC ハードプロセッサコア、ザイリンクス MicroBlaze ソフトプロセッサコア内臓の Platform FPGA をデザインするために必要なすべてのツール、資料、IP が含まれている。強化された統合開発環境 Platform Studio は、広範なエンベデッド ツール、IP、ライブラリ、ウィザード、デザインジェネレータを備え、統合プラットフォーム デバッグ機能と、BSP( ボードサポートパッケージ) および IP の生成を含む開発プロセスの自動化により、完全にカスタムなプロセッサ・ソリューションを短期間で開発できる。



**ザイリンクス (株)**  
〒163-1118  
新宿区西新宿 6-22-1